

Татарников Андрей Дмитриевич

Личные данные:

Дата рождения: 03.01.1984

Контакты:

Электронная почта: andrewt@ispras.ru, andrewt0301@gmail.com

Телефон: +7 985 170 18 25

Образование:

2013 – 2016, Институт системного программирования им. В.П. Иванникова РАН (ИСП РАН), 05.13.11 - математическое и программное обеспечение вычислительных машин, комплексов и компьютерных сетей, аспирант.

2011 – 2013, Национальный исследовательский университет «Высшая школа экономики», Программная инженерия, магистр.

2001 – 2006, Тульский государственный университет, Комплексное обеспечение информационной безопасности автоматизированных систем, специалист.

Опыт работы

1. Ноябрь 2011 – настоящее время. Институт системного программирования им. В.П. Иванникова РАН (<http://www.ispras.ru/>), младший научный сотрудник, ведущий разработчик (Java и Ruby). Проект: MicroTESK (средство генерации тестовых программ для микропроцессоров).

2. Март 2008 – сентябрь 2011. SmartBear Software (<https://smartbear.ru/>), разработчик программного обеспечения (C++ и Delphi). Проект: TestComplete (средство автоматизированного тестирования приложений) и AQtTrace (система сбора и анализа отчетов об ошибках в приложениях).

3. Август 2006 – март 2008. SmartBear Software (<https://smartbear.ru/>), ведущий специалист технической поддержки. Проекты: TestComplete (средство автоматизированного тестирования приложений), Automated Build Studio (средство автоматизированной сборки) и AQtTime (средство профилирования приложений).

4. Июль 2005 – август 2006. SmartBear Software (<https://smartbear.ru/>), тестировщик программного обеспечения. Проект: TestComplete (средство автоматизированного тестирования приложений).

Научные публикации:

В изданиях, рекомендуемых ВАК:

1. Татарников А.Д. Обзор методов и средств генерации тестовых программ для микропроцессоров / Татарников А.Д. // Труды ИСП РАН. - т. 29. - в. 1. - 2017. - С. 167-194.
2. Татарников А.Д. Генератор тестовых программ для архитектуры ARMv8 на основе инструмента MicroTESK / Камкин А.С., Коцыняк А.М., Проценко А.С., Татарников А.Д., Чупилко М.М. // Труды ИСП РАН. - т. 28. - в. 6. - 2016. - С. 87-102.
3. Татарников А.Д. Комбинаторная генерация тестовых программ для микропроцессоров на основе формальных спецификаций системы команд / Татарников А.Д. // Сборник трудов конференция «Проблемы разработки перспективных микро- и наноэлектронных систем». - 2016. - Часть II. - С. 38-45.

4. Tatarnikov A. Language for Describing Templates for Test Program Generation for Microprocessors / Tatarnikov A. // Proceedings of the Institute for System Programming. - Volume 28. - Issue 4. - 2016. - P. 77-98.
5. Татарников А.Д. Средства функциональной верификации микропроцессоров / Камкин А.С., Коцыняк А.М., Смоллов С.А., Сортов А.А., Татарников А.Д., Чупилко М.М. // Труды ИСП РАН. - т. 26. - в. 1. - 2014. - С. 149-200.
6. Татарников А.Д. Расширяемая среда генерации тестовых программ для микропроцессоров / Камкин А.С., Сергеева Т.И., Смоллов С.А., Татарников А.Д., Чупилко М.М. // Программирование. - №1. - 2014. - С. 3-14.
7. Tatarnikov A. An Approach to Test Program Generation Based on Formal Specifications of Caching and Address Translation Mechanisms/ Kamkin A., Protsenko A., Tatarnikov A. // Proceedings of the Institute for System Programming. - Volume 27. - Issue 3. - 2015. - P. 125-138.

В других изданиях:

8. Татарников А.Д. Построение поведенческих моделей микропроцессоров для генерации тестовых программ / Татарников А.Д. // Известия высших учебных заведений. Физика. - Том 59. - No 8/2. - 2016. - С. 97-100.
9. Tatarnikov A. An Approach to Instruction Stream Generation for Functional Verification of Microprocessor Designs / Tatarnikov A. // Proceedings of 14th IEEE East-West Design & Test Symposium (EWDTS'2016). - 2016. - P. 270-273.
10. Tatarnikov A. Specification-Based Test Program Generation for ARM VMSAv8-64 Memory Management Units / Chupilko M., Kamkin A., Kotsynyak A., Protsenko A., Smolov S., Tatarnikov A. // Proceedings of 16th International Workshop on Microprocessor and SOC Test and Verification (MTV 2015). - 2015. - P. 1-7.
11. Татарников А.Д. Генерация тестовых программ для микропроцессоров на основе спецификаций подсистем памяти / Камкин А.С., Проценко А.С., Татарников А.Д. // Известия высших учебных заведений. Физика. - Том 58. - No 11/2. - 2015. - С. 70-74.
12. Татарников А.Д. Инструмент автоматизации разработки генераторов тестовых программ для микропроцессоров на основе формальных спецификаций / Татарников А.Д. // Материалы научно-технической конференции студентов, аспирантов и молодых специалистов НИУ ВШЭ им. Е.В. Арменского. - 2015. - С. 53.
13. Tatarnikov A. Generic Knowledgebase for Test Generation / Kotsynyak A., Tatarnikov A. // Proceedings of SYRCoSE 2014: 8th Spring/Summer Young Researchers' Colloquium on Software Engineering. - 2014. - P. 114-117
14. Tatarnikov A. MicroTESK: An Extensible Framework for Test Program Generation / Kamkin A., Sergeeva T., Tatarnikov A., Utekhin A. // Proceedings of SYRCoSE 2013: 7th Spring/Summer Young Researchers' Colloquium on Software Engineering. - 2013. - P. 51-57.
15. Tatarnikov A. MicroTESK: An ADL-Based Reconfigurable Test Program Generator for Microprocessors / Kamkin A., Tatarnikov A. // Proceedings of SYRCoSE 2012: 6th Spring/Summer Young Researchers' Colloquium on Software Engineering. - 2012. - P. 64-69.

Дополнительные сведения:

Владение иностранными языками:

английский (advanced)

Профессиональные навыки:

C++, Java, Delphi, Ruby