КИМ по курсу «Системы автоматизированного проектирования вычислительных систем»

1. Полный цикл разработки в САПР вычислительных систем (ВС).
2. Пример разработки в системном блоке САПР
3. Логическое проектирование ВС в САПР. Примеры проектирования
4. Схемотехническое проектирование ВС в САПР. Примеры проектирования
5. Основные схемно-технологические платформы разработки в САПР.
6. Физический дизайн в САПР. MIPS планировка
7. Описание на языке Verilog
8. Разработка ПЛИС в САПР
9. Разработка матриц памяти в САПР
10. Физическое проектирование ВС. Примеры.
11. Основные аспекты надежного проектирования ВС